



K3systemconfig - Manual do usuário

Sumário

<u>Introdução</u>	1
<u>Parâmetros</u>	1
<u>Tela inicial</u>	2
<u>Configuração do CTBus</u>	3
<u>Frequências de operação</u>	3
<u>Mestre primária</u>	4
<u>Sincronismo</u>	5

Introdução

O **k3systemconfig** é um utilitário para a criação e modificação dos parâmetros gerais de funcionamento das placas KHOMP, incluindo a configuração de país de sinalização R2 e a interconexão entre placas pelo barramento CTBus.

O comportamento de todos os tipos de placas KHOMP é idêntico no que se refere às configurações do CTBus, com exceção das placas que não possuem conexão com o barramento CTBus.

Parâmetros

Os seguintes parâmetros são aceitos pelo programa:

- **--help**: Mostra informações do programa, listando também os parâmetros disponíveis para a linha de comando.
- **--version**: Mostra a versão do programa.

Configuração do CTBus

```

----- Configuração do CtBus -----
| |                                     | |
| |          00  Frequências de operação  ---> | |
| |          01  Mestre primária          ---> | |
| |          02  Sincronismo              ---> | |
| |          03  Placas conectadas ao CTbus | |
| |                                     | |
| |                                     | |
| |                                     | |
+-----+
| |                                     | |
| |          <Selecionar>          < Retornar >          < Sair >          | |
| |                                     | |
| |                                     | |
-----
    
```

• Placas conectadas ao CTBus

Nesta seção esta é a opção principal. Descreve a relação de placas conectadas no barramento CTBus. Placa conectada no CTBus significa que ela está ligada a outra placa ou a outras placas através do barramento CTBus.

As placas conectadas no CTBus podem ser programadas como mestre primária, mestre secundária ou *slave*. Uma placa não conectada ao CTBus significa que ela está funcionando de forma isolada, ou seja, não está liga a nenhuma outra placa através do barramento.

Todas as placas não conectadas ao CTBus são automaticamente programadas como mestre primária. Caso uma placa conectada ao CTBus seja programada como não conectada, causará um conflito (contenção) no barramento com a placa programada como mestre primária, devendo-se verificar as conexões físicas com cautela antes de realizar a configuração.

Frequências de operação

```

----- Frequências de operação -----
| |                                     | |
| |          00  Seriais: 00..03 (Mb/s)    | |
| |          01  Seriais: 04..07 (Mb/s)    | |
| |          02  Seriais: 08..11 (Mb/s)    | |
| |          03  Seriais: 12..15 (Mb/s)    | |
| |                                     | |
| |                                     | |
+-----+
| |                                     | |
| |          <Selecionar>          < Retornar >          < Sair >          | |
| |                                     | |
| |                                     | |
-----
    
```

• Seriais: 00..03 (Mb/s)

Programa a frequência dos links 0 a 3.

• Seriais: 04..07 (Mb/s)

Programa a frequência dos links 8 a 11.

- **Seriais: 08..11 (Mb/s)**

Programa a frequência dos links 4 a 7.

- **Seriais: 12..15 (Mb/s)**

Programa a frequência dos links 12 a 15.

Observação: Sempre que no sistema só houverem placas KHOMP a frequência dos links poderá ser programada para 8,192Mb/s.

Observação: Os links seriais 16 a 31 funcionam sempre a 8,192 Mb/s.

Mestre primária

```

----- Mestre primária -----
|-----|
| |          00  Geração de clocks de outros barramentos ---> | |
| |          01  Clock gerado no CTbus                          | |
|-----|
+-----+
| |          <Selecionar>      < Retornar >      < Sair >      | |
|-----|
    
```

- **Clock gerado no CTBus**

Seleciona qual dos clock do CTBus a placa mestre primária deve gerar. A placa mestre secundária gera o clock não marcado.

Geração de clocks de outros barramentos

```

----- Geração de clocks de outros barramentos -----
|-----|
| |          00  Frequência do clock SCbus                       | |
| |          01  Gerar clock H-MVIP                             | |
| |          02  Gerar clock MVIP-90                           | |
| |          03  Gerar clock SCbus                              | |
|-----|
+-----+
| |          <Selecionar>      < Retornar >      < Sair >      | |
|-----|
    
```

A placa pode gerar no barramento clocks compatíveis com os barramentos SCbus, MVIP-90 e H-MVIP, permitindo a ligação com estes outros tipos de barramentos. Habilitar a placa para gerar estes *clocks* somente quando houver interligação destes barramentos no CTBus.

O clock do barramento SCbus pode ser configurado para 2, 4 ou 8MHZ.

```
00  Frequência do clock SCbus
```

- 01 Gerar clock H-MVIP
- 02 Gerar clock MVIP-90
- 03 Gerar clock SDBus

Sincronismo

```
----- Sincronismo -----
|-----|
| | 00 Placa mestre primária | |
| | 01 Placa referência de rede (CT_NETREF) | |
| | 02 Placa mestre secundária | |
| | 03 Fallback automático entre a mestre primária e mestre secundária | |
| | 04 Frequência de geração do CT_NETREF | |
|-----|
|
|-----|
| <Selecionar> < Retornar > < Sair > |
|-----|
```

- **Placa mestre primária**

Seleciona a placa que vai operar como mestre primária. Quando a placa está programada como não conectada no barramento CTBus ela será programada como mestre primária.

- **Placa referência de rede (CT_NETREF)**

Seleciona a placa referência de rede. A placa referência de rede é a placa que gera o sinal CT_NETREF.

- **Placa mestre secundária**

Seleciona a placa que vai operar como mestre secundária. Caso seja detectado um erro no clock gerado pela mestre primária, a mestre secundária assume a função de mestre primária somente quando o ícone "Habilitar fallback automático" estiver marcado.

- **Fallback automático entre a mestre primária e mestre secundária**

Quando esta opção está ativa, a promoção da placa mestre secundária para mestre primária no caso de erro no clock da mestre primária é executado pelo servidor KHOMP. Quando o programa aplicativo for responsável pelo processo de fallback esta opção não deve ser ativada.

- **Frequência de geração do CT_NETREF**

Determina a frequência do sinal CT_NETREF. Caso alguma placa seja programada para gerar o CT_NETREF, ela vai gerar com esta frequência.